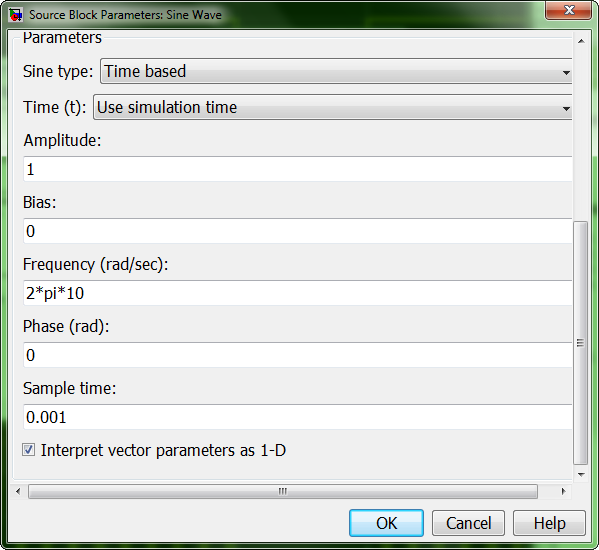
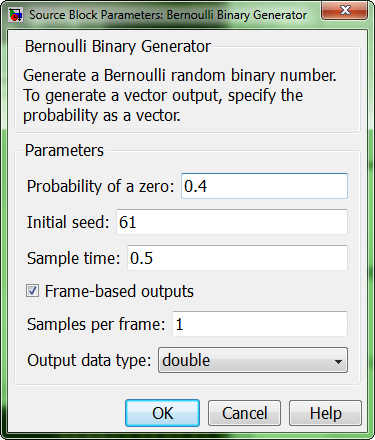
**Tema: OOK**

**OBJETIVOS**:

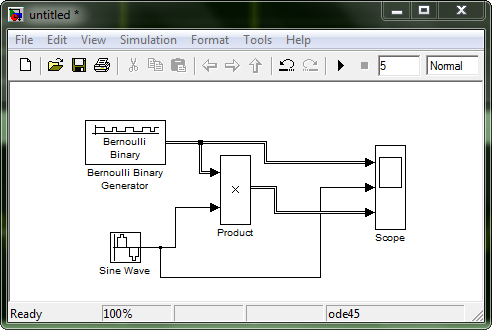
* Afianzar los conocimientos de la modulación digital ASK
* Verificar la teoría de las modulaciones digitales empleando herramientas de simulación como SIMULINK

**PROCEDIMIENTO PARA OOK:**

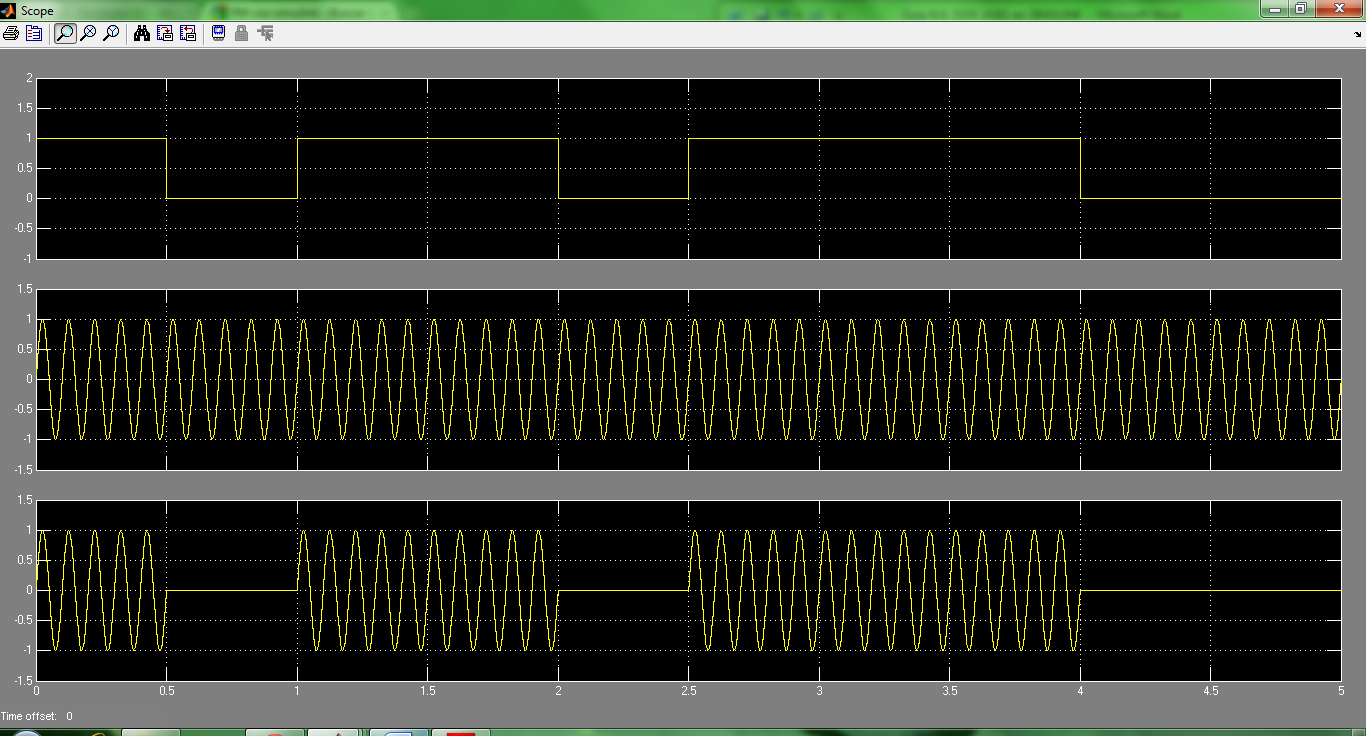
1. Abrir el entorno de MATLAB
2. Abrir SIMULINK
3. En Simulink abrir un archive nuevo
4. Buscar en simulink los siguientes bloques:
5. Sine wave
6. Bernoulli Binary Generator
7. Product
8. Scope (configurado para tres gráficas)
9. Configure los siguientes bloques así:
10. Sine Wave
11. Bernoulli Binary Generator

1. Interconecte los bloques de la siguiente forma y realice la simulación para un tiempo de 5 segundos.



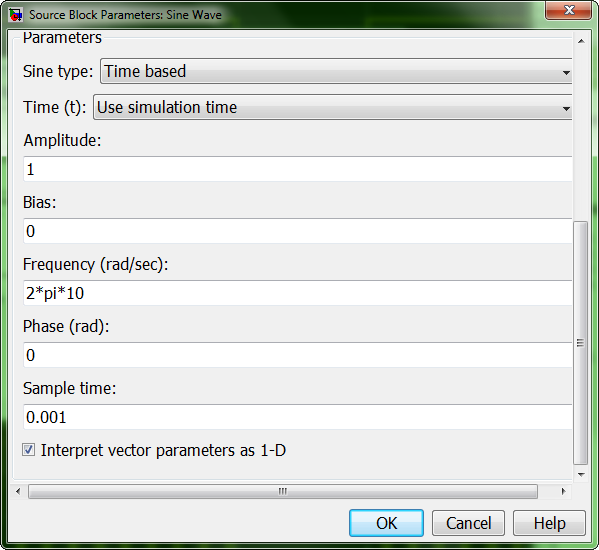
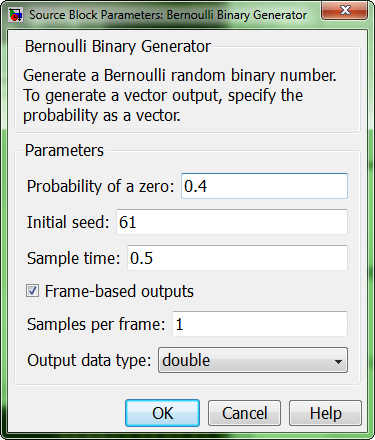
1. Debe obtener las siguientes figuras:



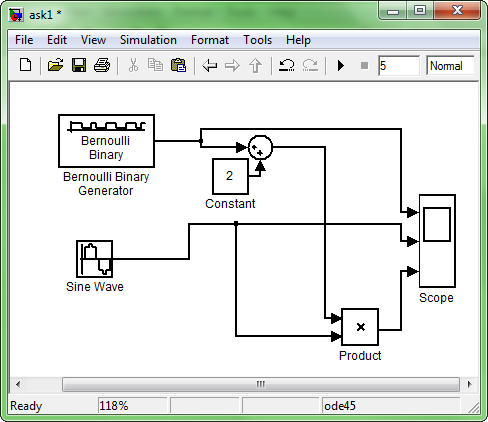
1. Varíe la amplitud de la portadora y realice una conclusión.
2. Varíe la frecuencia de la portadora y observe los cambios.

**Tema: ASK**

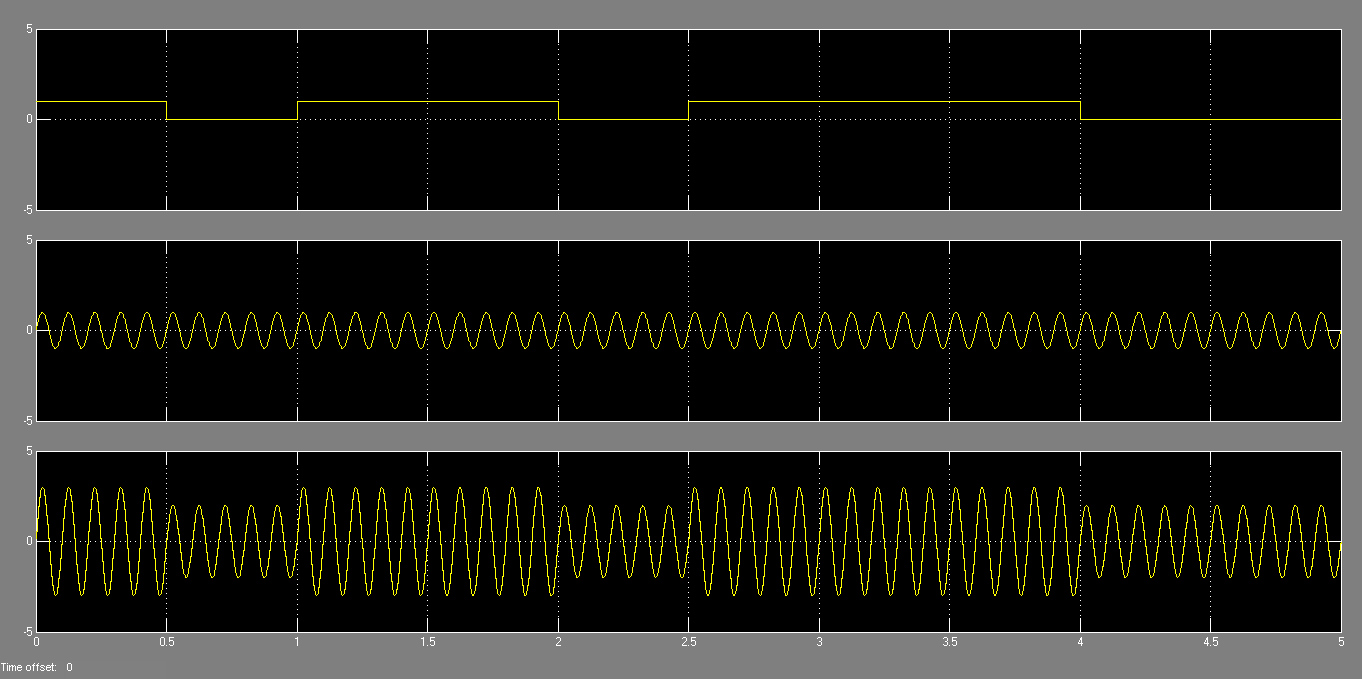
1. Abrir el entorno de MATLAB
2. Abrir SIMULINK
3. En Simulink abrir un archive nuevo
4. Buscar en simulink los siguientes bloques:
5. Sine wave
6. Bernoulli Binary Generator
7. Product
8. Sum
9. Scope (configurado para tres gráficas)
10. Configure los siguientes bloques así:
11. Sine Wave
12. Bernoulli Binary Generator

1. Interconecte los bloques de la siguiente forma y realice la simulación para un tiempo de 5 segundos.



1. Las gráficas que debe obtener son:



1. Varíe la constante a un valor por debajo y por encima y observe los cambios
2. Varíe la frecuencia de la portadora y observe los cambios.

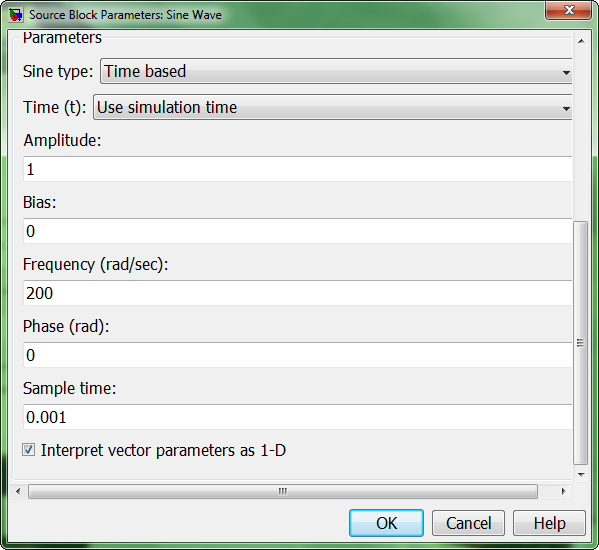
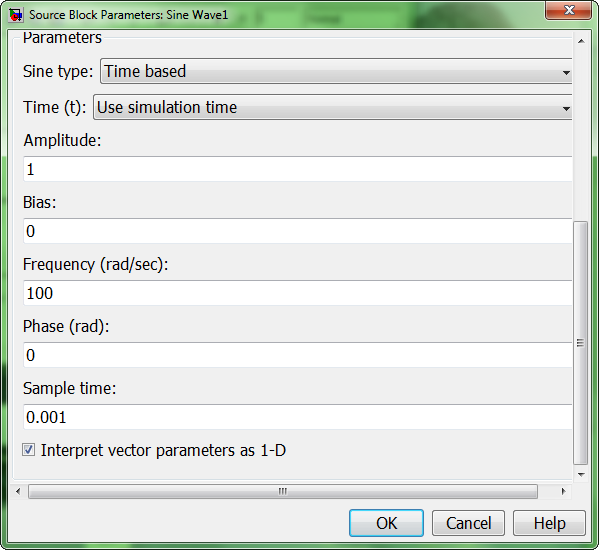
**Tema: FSK**

**OBJETIVOS**:

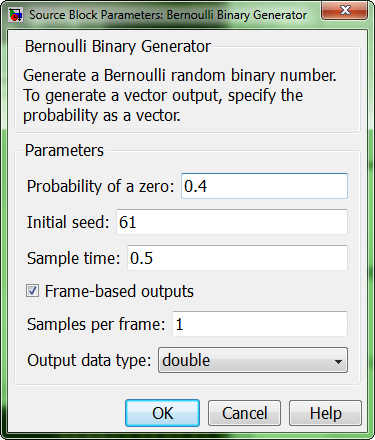
* Afianzar los conocimientos de la modulación digital FSK
* Verificar la teoría de las modulaciones digitales empleando herramientas de simulación como SIMULINK

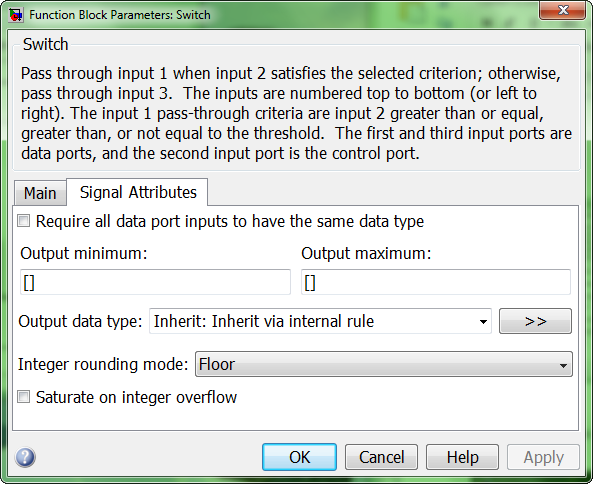
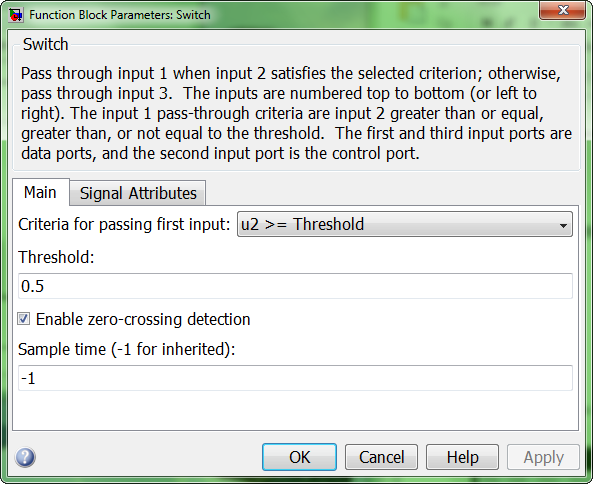
**PROCEDIMIENTO:**

1. Abrir el entorno de MATLAB
2. Abrir SIMULINK
3. En Simulink abrir un archive nuevo
4. Buscar en simulink los siguientes bloques:
5. Sine wave (2)
6. Bernoulli Binary Generator
7. Switch
8. Scope (configurado para cuatro gráficas)
9. Configure los siguientes bloques así:
10. Sine Wave (1)
11. Sine wave (2)

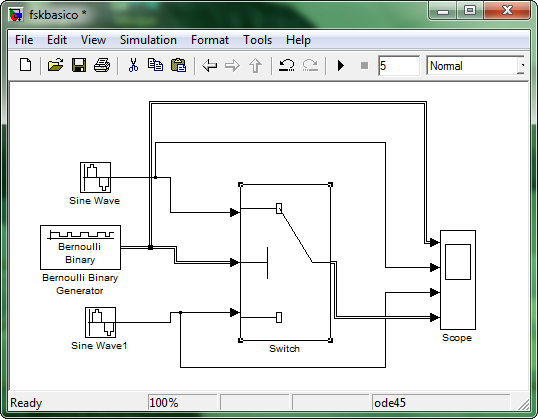
 

1. Bernoulli Binary Generator
2. Switch

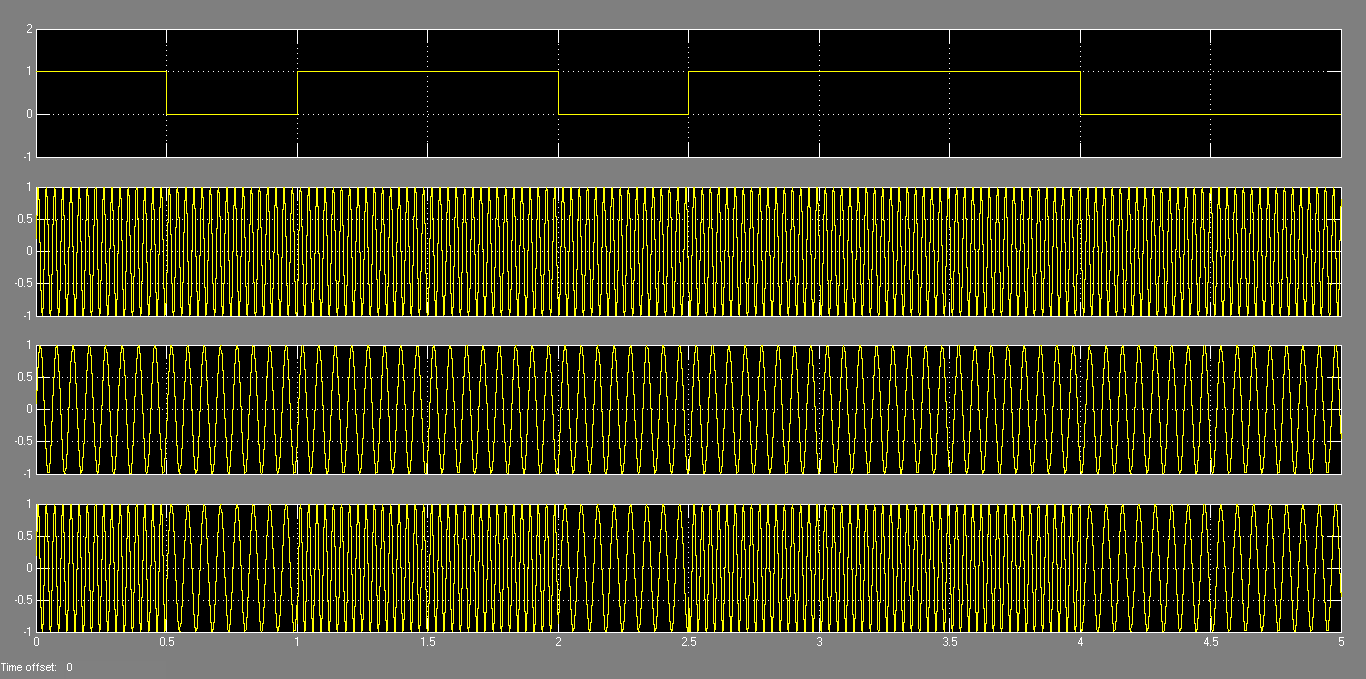




1. Interconecte los bloques de la siguiente forma y realice la simulación para un tiempo de 5 segundos.



1. Debe obtener las siguientes figuras:

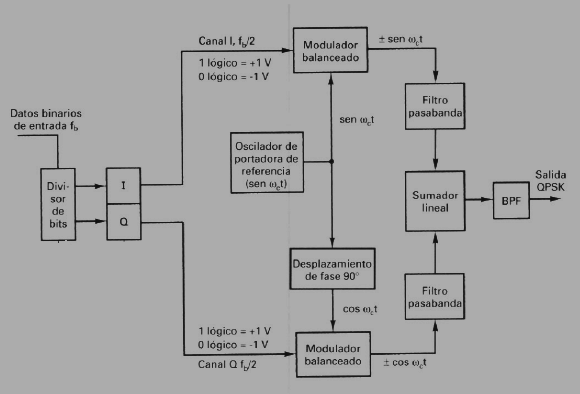


1. Realice por lo menos dos conclusiones de la simulación.
2. Varíe las frecuencias y las amplitudes de las señales sine wave y concluya
3. ¿Para que se utiliza el switch?
4. Diseñe un modulador 4FSK tomando como punto de partida el anterior procedimiento. Sugerencia: Utilice un multiport switch.

**Tema: QPSK**

**OBJETIVOS**:

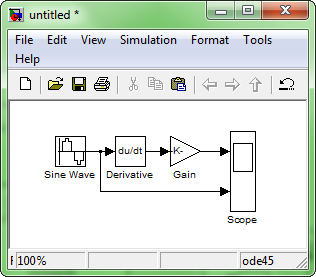
* Afianzar los conocimientos de la modulación digital PSK
* Verificar la teoría de las modulaciones digitales empleando herramientas de simulación como SIMULINK



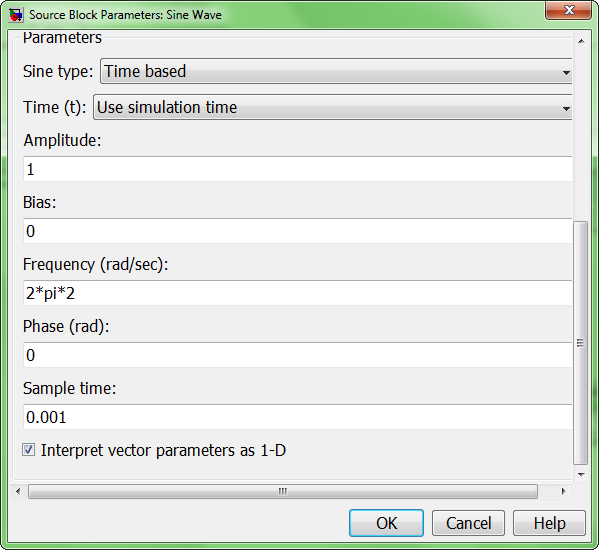
Esquema de un modulador QPSK

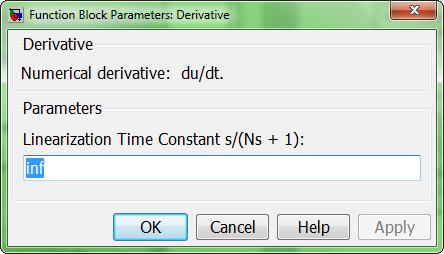
**PROCEDIMIENTO:**

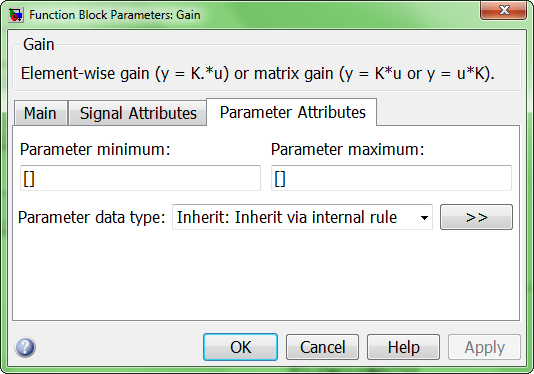
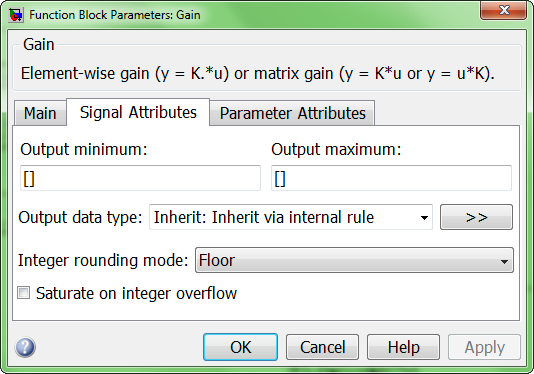
1. Abrir el entorno de MATLAB
2. Abrir SIMULINK
3. En Simulink abrir un archive nuevo
4. Buscar en simulink los siguientes bloques:
5. Sine wave
6. Derivate
7. Gain
8. Bernoulli Binary Generator
9. Bit to integer converter
10. Constant (5)
11. Unbuffer (2)
12. Product (4)
13. Divide
14. Rounding function
15. Math function
16. Sum (3)
17. Scope
18. Interconecte, como lo muestra el siguiente esquema, los siguientes bloques para obtener la portadora y su desfase.



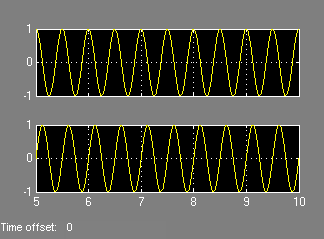
1. Configure los bloques del punto anterior así:



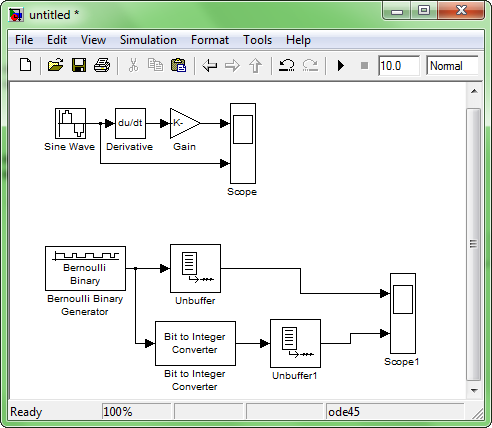




Obteniendo la siguiente gráfica

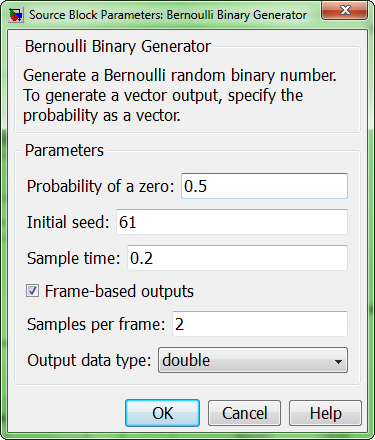


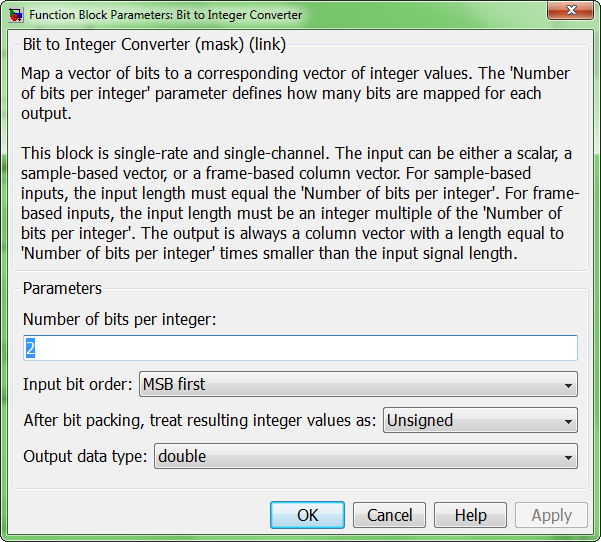
1. Interconecte (en la misma hoja) el siguiente esquema:



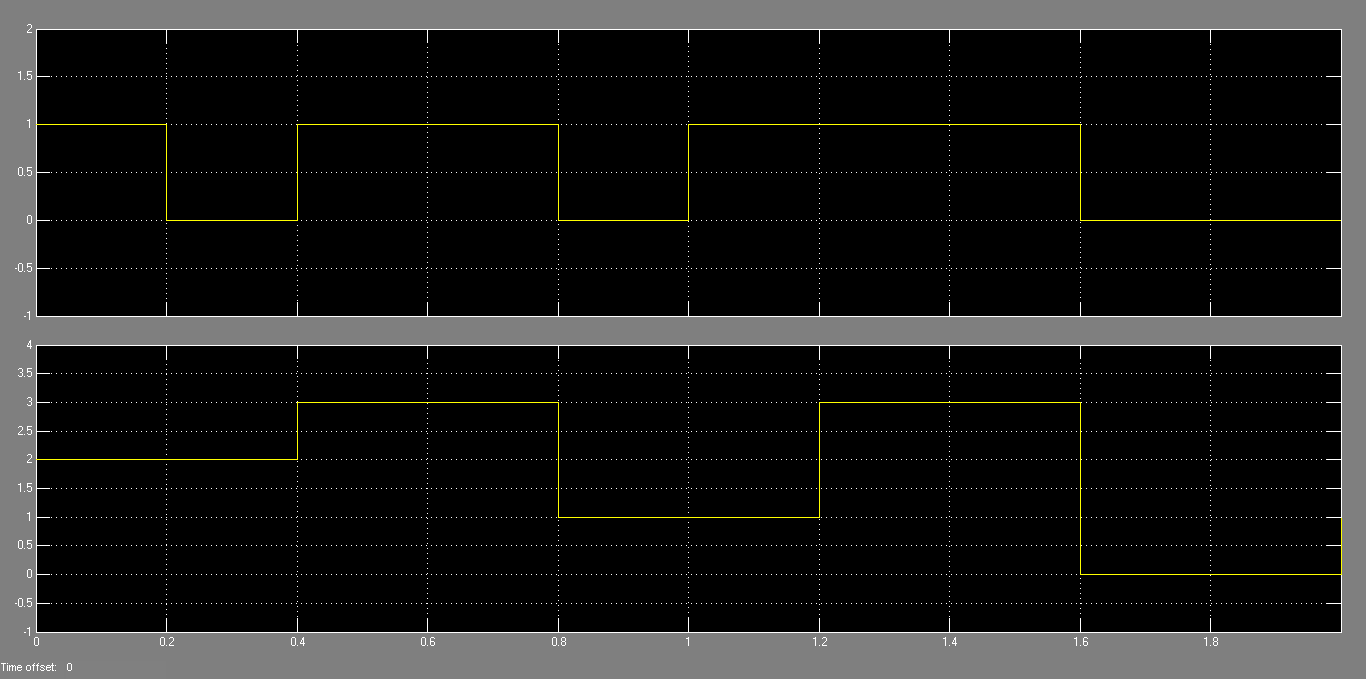
1. Configure los siguientes bloques para obtener los dibits con los cuales se va a trabajar:

Bernoulli Binary Generator, Unbuffer (los dos), Bit to integer converter

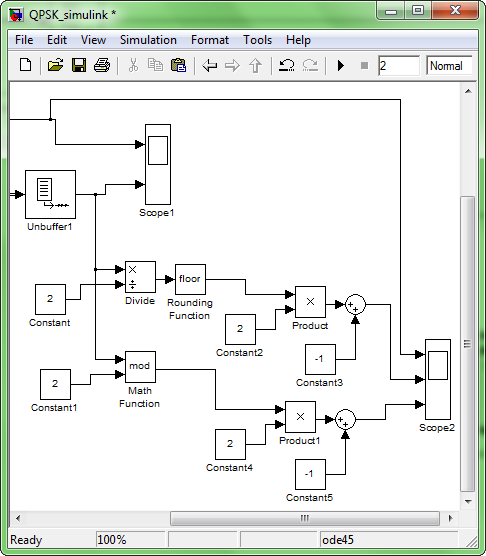
 



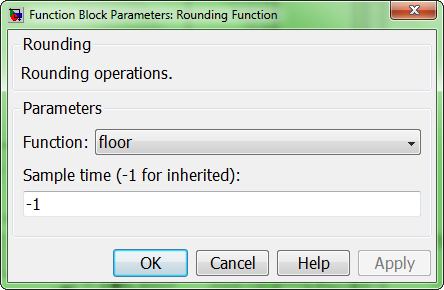
Obteniendo la siguiente gráfica

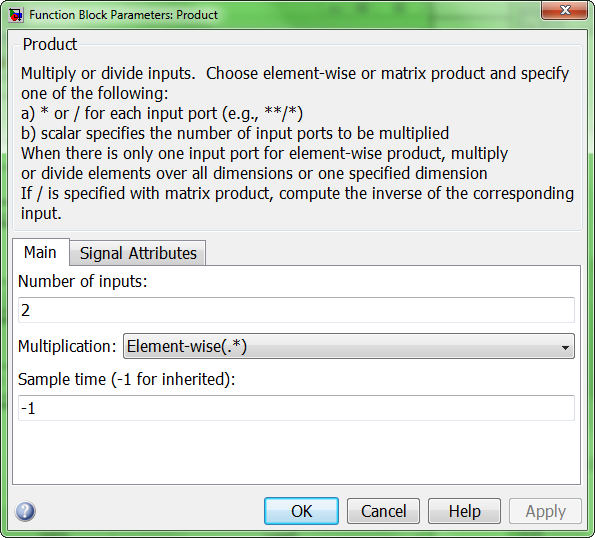
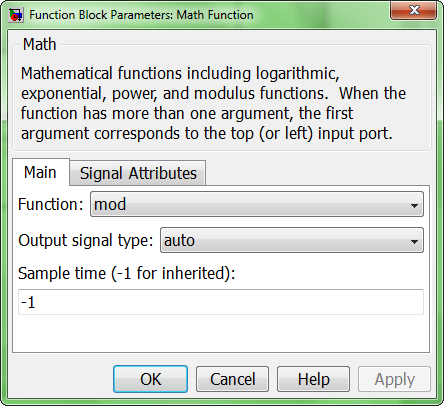


1. Interconecte el siguiente esquema para poder separar el dibit en el bit mas y menos significativo. El inicio es el unbuffer inferior.

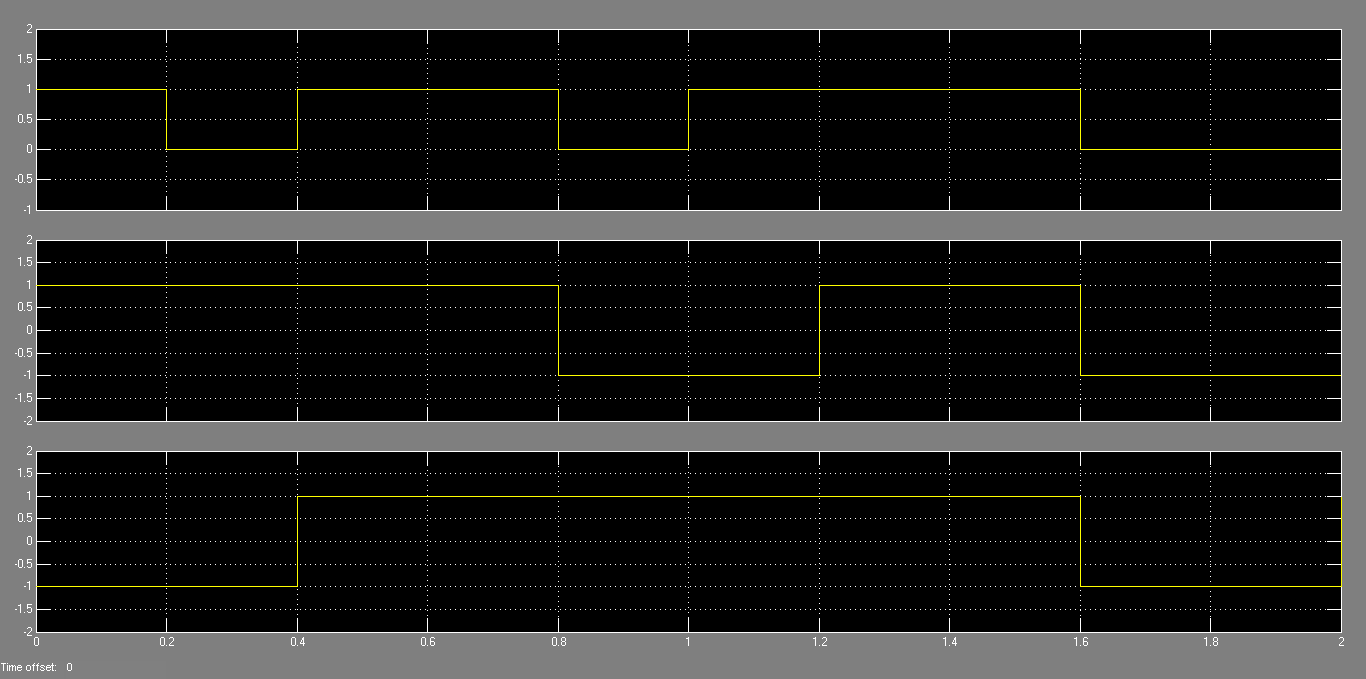


Tener en cuenta la configuración de los siguientes bloques:





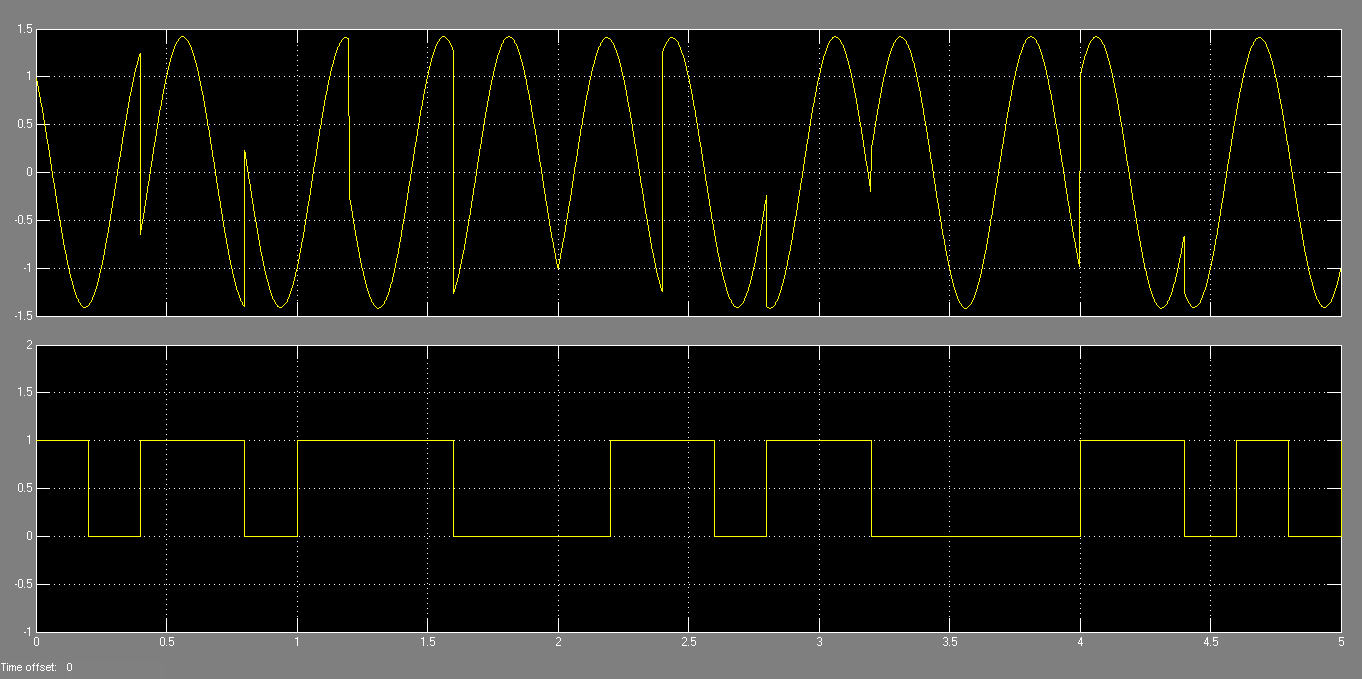
Debe obtener las siguientes gráficas:



1. Realice el empalme entre los diferentes esquemas que se han ido armando durante el desarrollo de la guía y verifique todas las conexiones tomando como referencia el siguiente esquema general:



1. La salida del modulador QPSK debe ser la siguiente

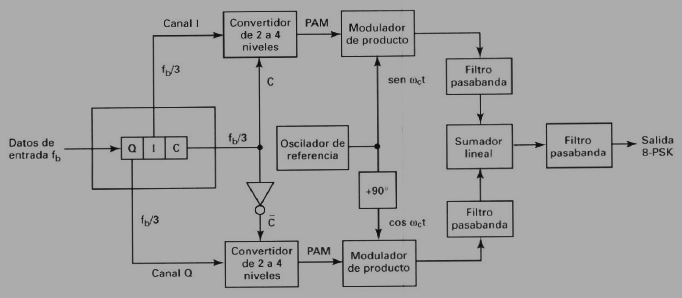


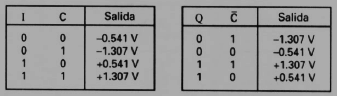
1. Varíe las frecuencias y las amplitudes de la señal sine wave y observe los cambios.

**TRABAJO INDEPENDIENTE**

En grupos de máximo dos estudiantes realicen un informe de construcción y simulación de los ejercicios que se presentan a continuación. Los informes deben entregarse al finalizar la jornada en formato digital. Deben contener las gráficas que evidencien la construcción de los moduladores, la configuración de los bloques que componen los moduladores y las gráficas de las señales con las cuales comprueban el funcionamiento de ellos.

1. Teniendo en cuenta el trabajo desarrollado previamente y utilizando los bloques, realice los ajustes necesarios para diseñar un modulador 8PSK (puede tomar como referencia la simulación QPSK y el siguiente esquema)





1. Para obtener la modulación 8QAM, elimine el bloque de negación del modulador 8PSK y realizar la simulación.